

Учебный план*

по программе «Обучение функциональной верификации и разработке тестов функционального контроля наноразмерных интегральных схем (ИС)»

№ п/п	Наименование модуля	Академических часов
Тема 1	Стандартные, полузаказные и заказные интегральные схемы большой (сверхбольшой) степени интеграции (БИС/СБИС), системы на кристалле (СнК), маршрут разработки и верификации	22ч
Тема 2	Основные принципы организации внутрикристалльной коммутации и магистралей в СнК, стандарты и интерфейсы	24ч
Тема 3	Шины и интерфейсы периферийных устройств	22ч
Тема 4	Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)	24ч
Тема 5	Типовые периферийные устройства, используемые совместно с СнК в конечных системах	22ч
Тема 6	Особенности взаимодействия блоков в составе СнК	24ч
Тема 7	Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)	22ч
Тема 8	Методики верификации СФ-блоков и ИС	24ч
Тема 9	Структура и основные характеристики верификационных компонентов	22ч
Тема 10	Теория вероятности, теория автоматов, необходимые для грамотного создания случайных тестов и анализа их полноценности	24ч
Тема 11	Языки верификации аппаратуры	26ч
	ИТОГО:	256ч



Утверждаю
Директор ООО МПЦ «Феникс» _____ Г.В. Котрухов

* Данный учебный план представлен в ознакомительных целях и не является официальным учебным планом, утвержденным и применяемым организацией